REC'D 3 1 OCT 2003

WIPO

日本国特許庁 JAPAN PATENT OFFICE

1.0.10.03

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2002年11月18日

出願番号

Application Number:

特願2002-333313

[ST. 10/C]:

[JP2002-333313]

出 願 人
Applicant(s):

ソニー株式会社

PRIORITY DOCUMENT

SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH RULE 17.1(a) OR (b)

特許庁長官 Commissioner, Japan Patent Office 2003年 8月25日





特願2002-333313

ページ: 1/

【書類名】

特許願

【整理番号】

0290669806

【提出日】

平成14年11月18日

【あて先】

特許庁長官殿

【国際特許分類】

H04R 1/32

【発明者】

【住所又は居所】

東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】

浅田 宏平

【発明者】

【住所又は居所】

東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】

板橋 徹徳

【特許出願人】

【識別番号】

000002185

【氏名又は名称】

ソニー株式会社

【代理人】

【識別番号】

100091546

【弁理士】

【氏名又は名称】

佐藤 正美

【電話番号】

03-5386-1775

【手数料の表示】

【予納台帳番号】

048851

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9710846

・小ノ目

特願2002-333313

ページ: 2/E

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 信号処理方法および信号処理装置

【特許請求の範囲】

【請求項1】

デジタル信号を、このデジタル信号のサンプリング周期を単位として整数部と 小数部とに分けられる所定の遅延時間だけ遅延させる信号処理方法であって、

上記所定の遅延時間のうち少なくとも上記小数部で表される遅延時間を含むインパルス応答を上記サンプリング周期より小さい周期でオーバーサンプリングし、このオーバーサンプリングにより得られたサンプル列に対してダウンサンプリング処理を施して上記サンプリング周期のパルス波形データを得、

このパルス波形データをデジタルフィルタのフィルタ係数に設定し、

上記デジタル信号を、上記サンプリング周期で動作する上記デジタルフィルタ に供給する

ようにした信号処理方法。

【請求項2】

請求項1に記載の信号処理方法において、

上記所定の遅延時間のうち、上記サンプリング周期の整数倍の遅延処理を上記サンプリング周期で動作するデジタル遅延回路で行い、上記小数部で表される遅延時間を含む残りの遅延処理を上記デジタルフィルタで行う

ようにした信号処理方法。

【請求項3】

請求項1に記載の信号処理方法において、

上記オーバーサンプリング処理のオーバーサンプリング周期は、上記デジタル信号のサンプリング周期の1/N(N≥2の整数)であって、上記小数部で表される遅延時間が上記オーバーサンプリング周期の整数(m)倍に近いとき、上記小数部としてm/Nを適用する

ようにした信号処理方法。

【請求項4】

請求項3に記載の信号処理方法において、

上記サンプリング周期のm/N($m=1\sim N-1$)である遅延時間だけ遅延させる上記パルス波形データをあらかじめデータベースに格納しておき、

この格納されたパルス波形データの中から、上記小数部に近いパルス波形データを取り出して上記デジタルフィルタのフィルタ係数に設定する

ようにした信号処理方法。

【請求項5】

請求項1に記載の信号処理方法において、

上記パルス波形データに、所定の音響効果を与える伝達特性をたたみ込んで上 記デジタルフィルタのフィルタ係数に設定する

ようにした信号処理方法。

【請求項6】

複数のスピーカのそれぞれに供給するデジタルオーディオ信号のうち少なくとも1つのデジタルオーディオ信号を、所定の遅延時間だけ遅延させる信号処理方法において、

上記所定の遅延時間を、上記デジタルオーディオ信号のサンプリング周期を単位として整数部と小数部とに分け、

上記所定の遅延時間のうち少なくとも上記小数部で表される遅延時間を含むインパルス応答を上記サンプリング周期より小さい周期でオーバーサンプリングし、このオーバーサンプリングにより得られたサンプル列に対してダウンサンプリング処理を施して上記サンプリング周期のパルス波形データを得、

このパルス波形データを、デジタルフィルタのフィルタ係数に設定し、

上記デジタルオーディオ信号を、上記サンプリング周期で動作する上記デジタ ルフィルタに供給する

ようにした信号処理方法。

【請求項7】

デジタル信号を、このデジタル信号のサンプリング周期を単位として整数部と 小数部とに分けられる所定の遅延時間だけ遅延させる信号処理装置であって、

上記所定の遅延時間のうち少なくとも上記小数部で表される遅延時間を含むインパルス応答を上記サンプリング周期より小さい周期でオーバーサンプリングし

、このオーバーサンプリングにより得られたサンプル列に対してダウンサンプリング処理を施して上記サンプリング周期のパルス波形データを演算する演算回路と、

この演算回路により得られたパルス波形データをフィルタ係数として設定されるデジタルフィルタと

を有し、

上記デジタル信号を、上記サンプリング周期で動作する上記デジタルフィルタ に供給する

ようにした信号処理装置。

【請求項8】

デジタル信号を、このデジタル信号のサンプリング周期を単位として整数部と 小数部とに分けられる所定の遅延時間だけ遅延させる信号処理装置であって、

上記所定の遅延時間のうち少なくとも上記小数部で表される遅延時間を含むインパルス応答を上記サンプリング周期より小さい周期でオーバーサンプリングし、このオーバーサンプリングにより得られたサンプル列に対してダウンサンプリング処理を施して得られる上記サンプリング周期のパルス波形データを格納する記憶手段と、

この記憶手段に格納されるパルス波形データが取り出されてフィルタ係数として設定されるデジタルフィルタと

を有し、

上記デジタル信号を、上記サンプリング周期で動作する上記デジタルフィルタ に供給する

ようにした信号処理装置。

【請求項9】

請求項7または請求項8に記載の信号処理装置において、

上記オーバーサンプリング処理のオーバーサンプリング周期は、上記デジタル信号のサンプリング周期の1/N (N≥2の整数)であって、上記小数部で表される遅延時間が上記オーバーサンプリング周期の整数m倍に近いとき、上記小数部としてm/Nを適用する

ようにした信号処理装置。

【請求項10】

請求項8に記載の信号処理装置において、

複数の上記小数部に対応する上記パルス波形データをあらかじめ上記記憶手段に格納しておき、

この格納されたパルス波形データの中から、上記小数部に近いパルス波形データを取り出して上記デジタルフィルタのフィルタ係数に設定する

ようにした信号処理装置。

【請求項11】

請求項7または請求項8に記載の信号処理装置において、

上記パルス波形データに、所定の音響効果を与える伝達特性をたたみ込んで合成波形データを生成する処理回路を

さらに有し、

上記処理回路で生成された上記合成波形データを上記デジタルフィルタのフィルタ係数に設定する

ようにした信号処理装置。

【請求項12】

複数のスピーカのそれぞれに供給するデジタルオーディオ信号のうち少なくとも1つのデジタルオーディオ信号を、所定の遅延時間だけ遅延させる信号処理装置であって、

上記所定の遅延時間を、上記デジタルオーディオ信号のサンプリング周期を単位として整数部と小数部とに分け、上記所定の遅延時間のうち少なくとも上記小数部で表される遅延時間を含むインパルス応答を上記サンプリング周期より小さい周期でオーバーサンプリングし、このオーバーサンプリングにより得られたサンプル列に対してダウンサンプリング処理を施して上記サンプリング周期のパルス波形データを演算する演算回路と、

上記演算回路により得られた上記パルス波形データをフィルタ係数として設定 されるデジタルフィルタと

を有し、

ようにした信号処理装置。

【請求項13】

複数のスピーカのそれぞれに供給するデジタルオーディオ信号のうち少なくとも1つのデジタルオーディオ信号を、所定の遅延時間だけ遅延させる信号処理装置であって、

上記所定の遅延時間を、上記デジタルオーディオ信号のサンプリング周期を単位として整数部と小数部とに分け、上記所定の遅延時間のうち少なくとも上記小数部で表される遅延時間を含むインパルス応答を上記サンプリング周期より小さい周期でオーバーサンプリングし、このオーバーサンプリングにより得られたサンプル列に対してダウンサンプリング処理を施して得られる上記サンプリング周期のパルス波形データを格納する記憶手段と、

上記記憶手段に格納されるパルス波形データを取り出してフィルタ係数として 設定するデジタルフィルタと

を有し、

上記デジタル信号を、上記サンプリング周期で動作する上記デジタルフィルタ に供給する

ようにした信号処理装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

この発明は、ホームシアターなどに適用して好適なオーディオ信号の処理方法 および処理装置に関する。

[0002]

【従来の技術】

ホームシアターやAVシステムなどに適用して好適なスピーカシステムとして、スピーカアレイシステムがある(例えば、特許文献1参照)。図9は、そのスピーカアレイシステムの一例を示すもので、図9に示すシステムにおいては、ス

ピーカアレイ10が、多数のスピーカ(スピーカユニット)SP0~SPnが配列されて構成される。この場合、一例として、n=255、スピーカの口径は数cmであり、したがって、実際には、スピーカSP0~SPnは平面上に2次元状に配列されることになるが、以下の説明においては、簡単のため、スピーカSP0~SPnは水平方向に一列に配列されているものとする。

[0003]

そして、オーディオ信号が、ソースSCから遅延回路DL $0\sim$ DLnに供給されて所定の時間 τ $0\sim\tau$ nだけ遅延され、その遅延されたオーディオ信号がパワーアンプP $A0\sim$ PAnを通じてスピーカSP $0\sim$ SPnにそれぞれ供給される。なお、遅延回路DL $0\sim$ DLnの遅延時間 τ $0\sim\tau$ nについては、後述する。

[0004]

すると、どの場所においても、スピーカSP0~SPnから出力される音波が合成され、その合成結果の音圧が得られることになる。そこで、図9に示すように、スピーカSP0~SPnにより形成される音場において、任意の場所Ptgの音圧を周囲よりも高くするには、

L0~Ln:各スピーカSP0~SPnから場所Ptgまでの距離

s :音速

とすると、遅延回路DL0~DLnの遅延時間 τ0~ τnを、

 $\tau 0 = (Ln-L0) / s$

 $\tau l = (Ln-L1) / s$

 $\tau 2 = (Ln-L2) / s$

 $\tau n = (Ln - Ln) / s = 0$

に設定する。

[0005]

. . . .

そのように設定すると、ソースSCから出力されるオーディオ信号がスピーカSP0~SPnにより音波に変換されて出力されるとき、それらの音波は上式で示される時間 $\tau0$ ~ τ nだけ遅れて出力されることになる。したがって、それらの音波が場所Ptgに到達するとき、すべて同相で到達することになり、場所Ptgの音

圧は周囲よりも大きくなる。つまり、並行光が凸レンズにより焦点を結ぶように、スピーカSP0~SPnから出力された音が場所Ptgに焦点を結ぶ。以下、場所 Ptgを焦点と呼び、このタイプのシステムを「焦点型」と呼ぶものとする。

[0006]

また、図10は別のスピーカアレイシステムを示す。このシステムにおいては、スピーカ $SP0\sim SPn$ から出力される進行波(音波)の位相波面が同じになるように、遅延回路 $DL0\sim DLn$ の遅延時間 $\tau0\sim \tau n$ を設定され、音波に指向性が与えられるとともに、その指向方向が焦点Ptgの方向とされる。

[0007]

このシステムは、焦点型のシステムにおいて、距離L0~Lnを無限遠にした場合とも考えられるが、以下、このタイプのシステムを「指向性型」と呼ぶものとする。

[0008]

以上のように、スピーカアレイシステム10によれば、その遅延時間 $\tau0\sim \tau$ n を適切に設定することにより、音場内の任意の場所に焦点Ptgを結ばせたり、指向方向を合わせたりすることができる。

[0009]

また、どちらのシステムにおいても、場所Ptg以外の場所においては、スピーカ $SP0\sim SPn$ の出力は、位相のずれた状態で合成されるので、結果的に平均化され、音圧は滅少する。さらに、スピーカアレイ10から出力された音をいったん壁面に反射させてから場所Ptgに焦点を結ばせたり、指向方向を場所Ptgの方向とすることもできる。

[0010]

【特許文献1】

特開平5-303381号公報

[0011]

【発明が解決しようとする課題】

ところで、ソースSCから出力されるオーディオ信号を、遅延回路DL0~DLnにおいて劣化させずに遅延させるには、遅延回路DL0~DLnをデジタル回

路により構成する必要があり、具体的には、デジタルフィルタにより構成することができる。また、実際のAV機器においては、ソースSCはDVDプレーヤなどのデジタル機器であることが多く、オーディオ信号はデジタル信号とされているので、遅延回路DL0~DLnは、なおさらデジタル回路により構成することになる。

[0012]

ところが、遅延回路 DL0~DLnをデジタル回路により構成すると、スピーカ SP0~SPnに供給されるオーディオ信号の時間分解能は、そのデジタルオーディオ信号および遅延回路 DL0~DLnにおけるサンプリング間隔(サンプリング間期)により制限され、そのサンプリング間隔以上とすることはできない。ちなみに、サンプリング周波数が48kHzのとき、サンプリング周期は約20.8 μ sであり、この1周期の間に音波は約7mm進む。また、この1周期分の遅れは周波数が10kHzのオーディオ信号では70°の位相遅れに相当する。

[0013]

このため、スピーカSPO〜SPnから出力される各音波の位相を焦点Ptgで十分に合わせることができなくなり、焦点Ptgの大きさ、つまり、リスナからみた音像が大きくなったり、ほやけたりすることがある。

[0014]

また、焦点Ptg以外の場所での音波の位相のばらつきが少なくなり、焦点Ptg 以外の場所で十分な音圧の減少を期待できなくなってしまう。したがって、この 点からも、音像が大きくなったり、ほやけたりしてしまい、本来の効果が発揮で きなくなってしまう。

[0015]

さらに、遅延回路DL0~DLnなどによりオーディオ信号に残響成分を付加する場合があるが、その場合、遅延回路DL0~DLnにおけるサンプリング周期よりも短い周期の遅延処理ができないと、目的とする残響パターンの再現ができないことがある。

[0016]

この発明は、以上のような問題点を解決しようとするものである。

[0017]

【課題を解決するための手段】

この発明においては、例えば、

デジタル信号を所定の遅延時間だけ遅延させる信号処理方法において、

上記所定の遅延時間を、上記デジタル信号のサンプリング周期を単位として整 数部と小数部とに分け、

上記所定の遅延時間のうち少なくとも上記小数部で表される遅延時間を含むインパルス応答を上記サンプリング周期より小さい周期でオーバーサンプリングし

このオーバーサンプリングにより得られたサンプル列に対してダウンサンプリング処理を施して上記サンプリング周期のパルス波形データを得、

このパルス波形データをデジタルフィルタのフィルタ係数に設定し、

上記デジタル信号を、上記サンプリング周期で動作する上記デジタルフィルタ に供給する

ようにしたデジタル信号の処理方法 とするものである。

したがって、デジタルフィルタにより必要とする遅延時間の端数が実現され、 デジタル信号に適切な遅延時間が与えられる。

[0018]

【発明の実施の形態】

① この発明のアウトライン

この発明においては、遅延を表すインパルス応答を、システムのサンプリング 周波数よりも高い周波数でオーバーサンプリングしてシステムのサンプリング間 隔よりも高い分解能で表現し、このインパルスのデータをシステムのサンプリング周波数でダウンサンプリングして複数のパルスからなるパルス列を得、このパルス列をデータベースに蓄積しておく。そして、デジタルオーディオ信号に遅延 時間 τ 0~ τ nを与えるとき、そのデータベースに蓄積しておいたデータをデジタルフィルタに設定するものである。

[0019]

なお、以後、上記パルス列を「擬似パルス列」と呼ぶものとする。また、記号 を以下のように定義する。

Fs:システムのサンプリング周波数。

Nov:時間分解能を、サンプリング周期 1/F sの何分の 1 にするかを示す値。サンプリング周波数 F s に対するオーバーサンプリングの倍数でもある。

Nps:オーバーサンプリング周期1/(Fs×Nov)の時間軸上におけるパルスの形状を、サンプリング周波数が周波数Fsの複数のパルスにより近似表現するときのパルス数。擬似パルス列のパルス数でもあり、所望の遅延を実現するデジタルフィルタの次数でもある。

一例として、

Fs=48kHz、Nov=8、Nps=16 である。

[0020]

②-1 データベースの作成

スピーカアレイ10による再生の前処理として、まず、上記のように擬似パルス列を生成し、データベースに登録する。すなわち、

(1) 必要とする時間分解能に基づいて、オーバーサンプリングの倍数Novと、擬似パルス列のパルス数Npsとを想定する。ここでは、図1AおよびBに示すように、第M番目のパルスから次の第(M+1)番目のパルスまでの期間の時間分解能を、Nov倍に上げる場合である。また、サンプリング周期1/Fsの時間軸上で、Nps個のパルスによる時間幅を設定する。

[0021]

(2) オーバーサンプリングの倍数が値Novであるから、図1Bにも示すように、 第M番目のパルスから第(M+1)番目のパルスまでの期間に、Nov個のオーバーサンプリングパルスが立つことになる。

そして、

 $m=0, 1, 2, \cdots, Nov-1$

とすれば、サンプリング周期1/Fsの時間軸上において、そのオーバーサンプ

リングパルスの位置は、(M+m/Nov)となる。あるいは、オーバーサンプリング周期 1/($Fs\times Nov$)の時間軸上では、そのオーバーサンプリングパルスの位置は、($M+Nov\times m$)となる。

[0022]

(3) 図1 Cに示すように、(2)項のオーバーサンプリングパルスを、サンプリング周波数Fs×Novからサンプリング周波数Fsへダウンサンプリングして擬似パルス列を求める。

この場合、例えば、(2)項の各系列をFFTを用いて周波数軸変換し、サンプリング周波数Fsまでの有効値のみ残して時間軸へ逆FFTするなどの方法が考えられる。また、ダウンサンプリングの手法は、エリアシングフィルタの設計を含めて多々あるので、ここでは言及しない。

[0023]

(4) 以後、(3)項によって求めた擬似パルス列(パルス数Npsの系列)は、サンプリング周期1/Fsの時間軸上で、擬似的に、時間位置(M+m/Nov)に立ったパルスとして扱う。この場合、サンプリング周期1/Fsの時間軸上では、値Mは整数であり、値m/Novは小数である。

[0024]

(5) 図1 Dに示すように、値Mをオフセット情報とみなすとともに、値m/Novをインデックス情報とみなし、これらの情報と、(4)項で求めた擬似パルス列の波形のデータとの対応テーブルをデータベース 2 0 に登録する。

[0025]

[0026]

例えば、図2に示すm=0の場合は、その時間軸波形は第8サンプル目が値1.0であり、他のサンプル値は0.0なので、8サンプル周期(8/Fs)だけ単純に遅延させる伝達特性を示す。以下、値mが増加するにつれて、時間軸波形におけるピーク位置が次第に第9サンプル目に移動していく様子が示されている。この

とき、それぞれの周波数利得特性はほとんど平坦であるが、周波数位相特性は、 値mの増加につれて位相遅れが大きくなっていることがわかる。すなわち、1/ ($Fs \times Nov$) の時間分解能での遅延処理を、サンプリング周波数Fsのフィルタ 処理で実現している。

[0027]

以上が再生に必要な前処理であり、以後、データベース20の情報を使用して 次に述べる再生処理を実行する。

[0028]

②-2 再生時の処理

スピーカアレイ10による再生時には、上記②-1項により作成したデータベース20を以下のように使用して再生を行う。すなわち、

(11) 遅延回路 D L 0~D L n と直列に、デジタルフィルタを設ける。このデジタルフィルタは、遅延用として使用されるものであるが、そのフィルタ係数は後述のように設定する。

[0029]

(12) 焦点Ptgの位置(あるいは指向方向)に対応する遅延時間 τ 0 $\sim \tau$ nを求め、これにサンプリング周波数Fsを乗算して、遅延時間 τ 0 $\sim \tau$ nをサンプリング周波数Fsの周波数軸上の「遅延サンプル数」に換算する。このとき、遅延時間 τ 0 $\sim \tau$ nは、遅延回路DL0 $\sim DL$ nの分解能では表現できない端数を持つ値であってよい。つまり、遅延時間 τ 0 $\sim \tau$ nおよび遅延サンプル数は、遅延回路DL0 $\sim DL$ nの分解能の整数倍でなくてよい。

[0030]

(13) (12)項で求めた遅延サンプル数を、整数部と小数部(端数部)とに分け、 その整数部を遅延回路DL0~DLnの遅延時間に設定する。

[0031]

(14) (12)項で求めた遅延サンプル数の小数部が、データベース 20 に蓄積してあるインデックス情報m/Novのどれに近いかを判定する。つまり、小数部が、0/Nov、1/Nov、2/Nov、 $\cdot \cdot \cdot \cdot$ 、(Nov-1)/Novのどれに近いかを判定する。なお、小数部がNov/Nov=1.0に近いと判定された場合は、整数部

を1だけ繰り上げて、小数部は0/Novに近いと判定するものとする。

[0032]

(15) (14) 項の判定結果にしたがって、データベース 2 0 から対応する擬似パルス列の波形データを取り出し、(11) 項の F I R デジタルフィルタにそのフィルタ係数として設定する。

[0033]

以上により、オーディオ信号に対する遅延回路 DL0~DLnおよびデジタルフィルタの総合の遅延時間は、(12)項で求めた遅延時間 τ 0~ τ nとなる。したがって、焦点型のシステムであれば、スピーカ SP0~SPnから出力された音は、焦点 Ptgの位置に焦点を結ぶことになり、音像が明瞭に定位する。また、指向性型のシステムであれば、指向方向が場所 Ptgに合うことになり、やはり、音像が明瞭に定位する。

[0034]

また、スピーカSP0~SPnからの音は、焦点Ptgにおいて位相がより正確に揃うことになるので、このとき、焦点Ptg以外の場所では、位相がよりばらつくことになり、その結果、焦点Ptg以外の場所における音圧をより減少させることができる。したがって、この点からも音像の定位が明瞭になる。

[0035]

なお、厳密には、全帯域で時間分解能があがったわけではなく、ダウンサンプリングの手法によっては、高域に対しての時間分解能がとりにくくなることもあるが、焦点Ptg(あるいは指向方向)と、焦点Ptg以外の場所(あるいは非指向方向)との音圧差を考えた場合、実際上、ほとんどの周波数帯域で十分指向性を強くする効果がある。

[0036]

③-1 第1の実施例

図 6 はこの発明による再生装置の一例を示す。すなわち、ソースSCからデジタルオーディオ信号が取り出され、このオーディオ信号が、デジタル遅延回路D $L0\sim DLn$ およびFIRデジタルフィルタDF $0\sim DFn$ に順に供給され、そのフィルタ出力がパワーアンプ $PA0\sim PAn$ に供給される。

[0037]

この場合、遅延回路 $DL0\sim DLn$ の遅延時間は(13)項に示す整数部とされる。また、FIR デジタルフィルタ $DF0\sim DFn$ は、そのフィルタ係数を(15)項にしたがって設定することにより、(13)項に示す小数部の時間の遅延を行うようにされる。さらに、パワーアンプ $PA0\sim PAn$ において、これに供給されたデジタルオーディオ信号は、D/A変換されてからパワー増幅され、あるいはD級増幅され、スピーカ $SP0\sim SPn$ に供給される。

[0038]

[0039]

このような構成によれば、場所 P tgに焦点を結ぶ(あるいは場所 P tgを指向方向にする)ために必要な遅延時間 τ $0\sim\tau$ nが、遅延回路 D L $0\sim D$ L $0\sim D$ $0\sim D$

[0040]

したがって、焦点型のシステムであれば、スピーカSP0~SPnから出力された音は、焦点Ptgの位置に焦点を結ぶことになり、音像が明瞭に定位する。また、指向性型のシステムであれば、指向方向が場所Ptgに合うことになり、やはり、音像が明瞭に定位する。

[0041]

③-2 第2の実施例

図7に示す再生装置においては、FIRデジタルフィルタ $DF0\sim DFn$ が、遅延回路 $DL0\sim DLn$ を兼ねる場合である。すなわち、この場合には、インデックス情報m/Novにしたがってデータベース20が検索され、その検索結果により

、FIRデジタルフィルタ $DF0\sim DFn$ に、オフセット情報Mが設定されて遅延 回路 $DL0\sim DLn$ の遅延時間が付加されるとともに、インデックス情報m/Nov の波形データが設定される。

[0042]

したがって、この再生装置においても、焦点 Ptgあるいは指向方向が適切に設定されるので、明瞭な音像の定位を得ることができる。

[0043]

③-3 第3の実施例

図8に示す再生装置は、図7に示す再生装置において、デジタルフィルタDF $0\sim DFn$ により、イコライジング、振幅(音量)、残響などの音響効果も実現する場合である。このため、たたみ込み回路 $CV0\sim CVn$ において、目的の音響効果となる外部データが、データベース20から取り出されたデータにたたみ込まれ、その出力がFIRデジタルフィルタDF0 $\sim DFn$ に設定される。

[0044]

④ その他

この発明による遅延処理は、上述のスピーカアレイ10への適用に限らないことはもちろんである。例えば、マルチウェイスピーカシステムで使用されるチャンネルデバイダに適用すれば、低域用スピーカと高域用スピーカとの仮想音源の位置を微細に調整する、いわゆるタイムアライメントを行うことができる。また、SACDやDVD-Audioなどにより高品位のオーディオ再生を行う装置においては、スーパーツィータの前後方向における配置位置をミリメートル単位で調整できることが望まれるが、そのような場合にも対応できる。

[0045]

さらに、上述において、データベース20におけるデータは、あらかじめ計算 しておいたものをROMなどのメモリに用意しておいてもよく、あるいは必要に 応じてリアルタイムで計算してもよい。

[0046]

また、データベース20におけるデータを計算するときの計算速度や計算に必要なリソース、あるいはメモリのデータ量を少なくするために、焦点Ptgや指向

方向の場所によって、データベース20のデータを使用する/使用しないを使い分けることもできる。例えば、焦点Ptgをリスナの横方向に位置させる場合には、正面方向に位置させる場合に比べ、精度が低くても問題がないので、データベース20のデータを使用しないように、あるいは擬似パルス列のパルス数Npsを減らすように、自動的に制御することにより、全体的なデータ量や計算量を抑えることができる。

[0047]

さらに、焦点Ptgの位置や指向方向、あるいはそれぞれの場合のハードウェアの計算量や計算能力に応じて、値Nov、Npsの数を自動的に変更することもできる。また、例えば、焦点Ptgの位置や指向方向などをリアルタイムに動的に変更して効果を増強する場合、その処理を連続的に行うこともできる。そして、その場合も、値Nov、Npsを動的に変更することができる。

[0048]

[この明細書で使用している略語の一覧]

A V : Audio and Visual

C C D : Charge Coupled Device

D/A : Digital to Analog

FFT : Fast Fourier Transform

FIR : Finite Impulse Response

SACD: Super Audio CD

[0049]

【発明の効果】

この発明によれば、遅延回路では実現できない遅延時間の端数がデジタルフィルタにより実現されるので、スピーカから出力される音には必要な遅延が与えられることになり、したがって、焦点の位置や指向方向が明確となるので、音像が明瞭に定位する。また、焦点以外や指向方向以外の場所では、音圧が減少するので、この点からも音像の定位が明瞭になる。さらに、残響などの音響効果を付加する場合、適切な特性を得ることができる。

【図面の簡単な説明】

[図1]

この発明を説明するための図である。

【図2】

この発明を説明するための特性図である。

【図3】

この発明を説明するための特性図である。

【図4】

この発明を説明するための特性図である。

【図5】

この発明を説明するための特性図である。

【図6】

この発明の一形態を示す系統図である。

【図7】

この発明の他の形態を示す系統図である。

【図8】

この発明の他の形態を示す系統図である。

【図9】

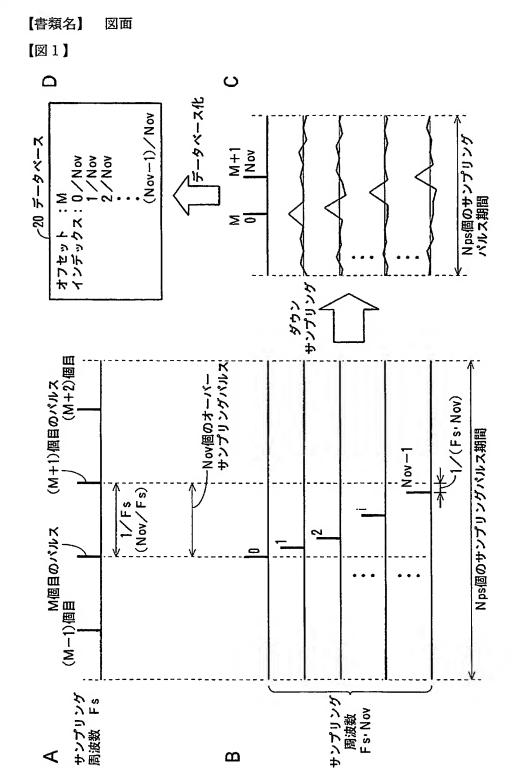
この発明を説明するための平面図である。

【図10】

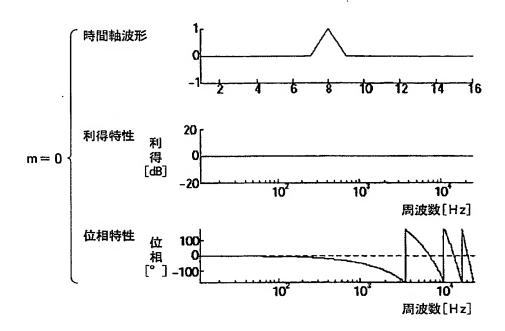
この発明を説明するための平面図である。

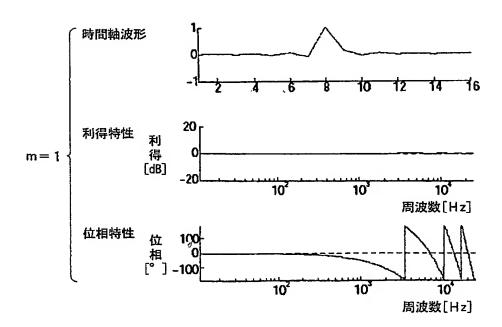
【符号の説明】

- 10…スピーカアレイ、20…データベース、DL0~DLn…遅延回路、DF0
- ~DFn···FIRデジタルフィルタ、PA0~PAn···パワーアンプ、Ptg···焦点
- 、SC···ソース、SPO~SPn···スピーカ(スピーカユニット)

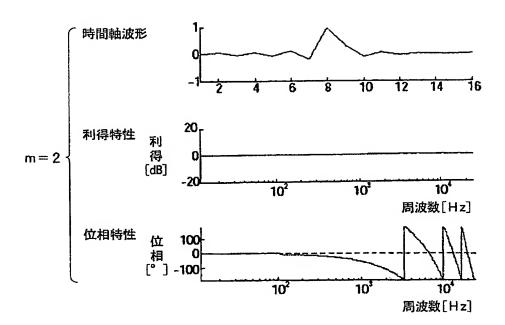


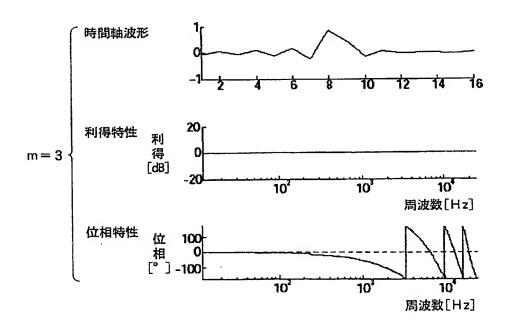
【図2】



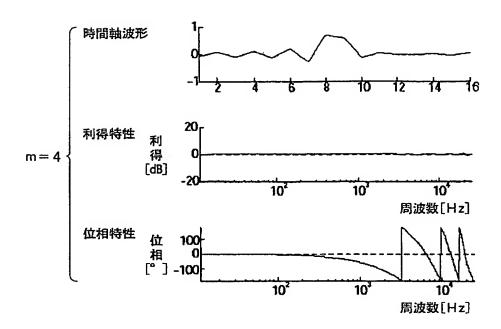


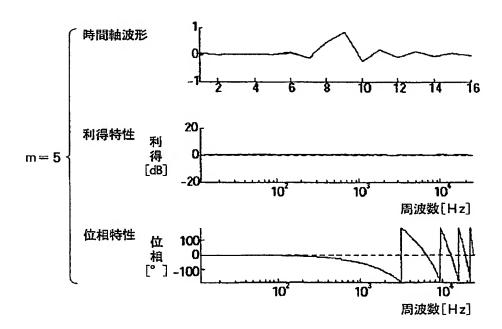
【図3】



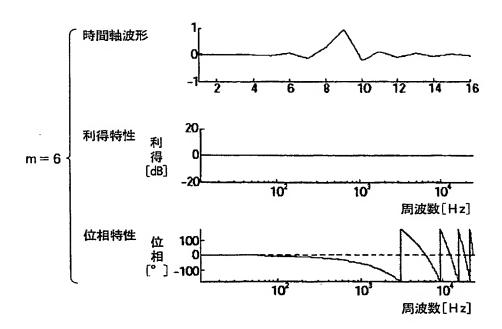


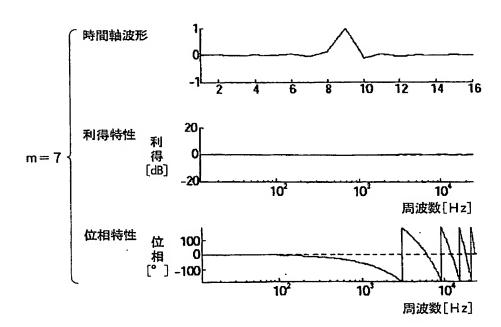
【図4】



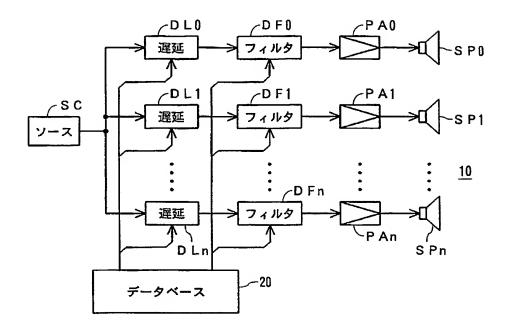


【図5】

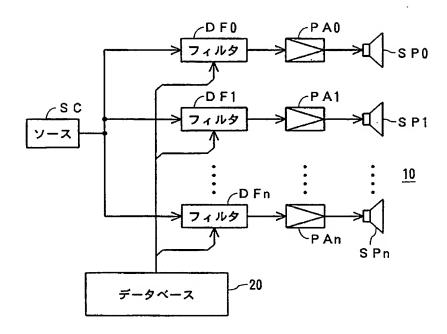




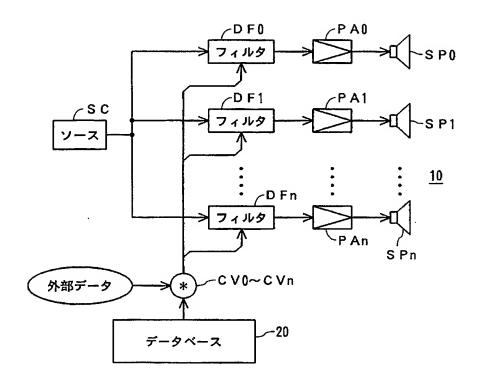
【図6】



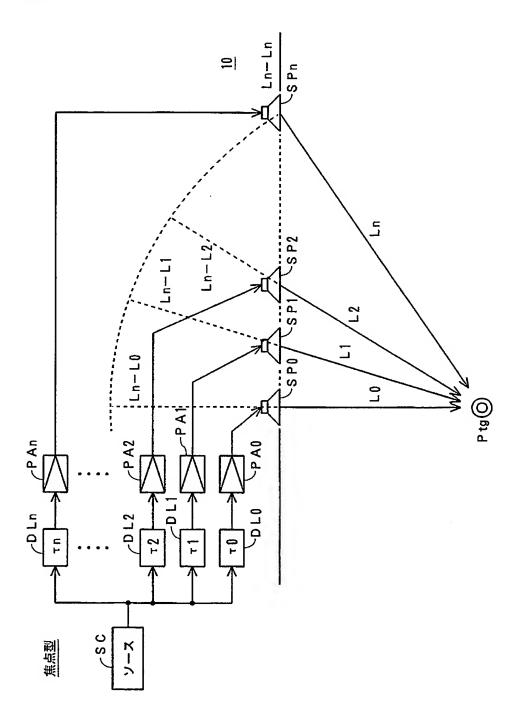
【図7】



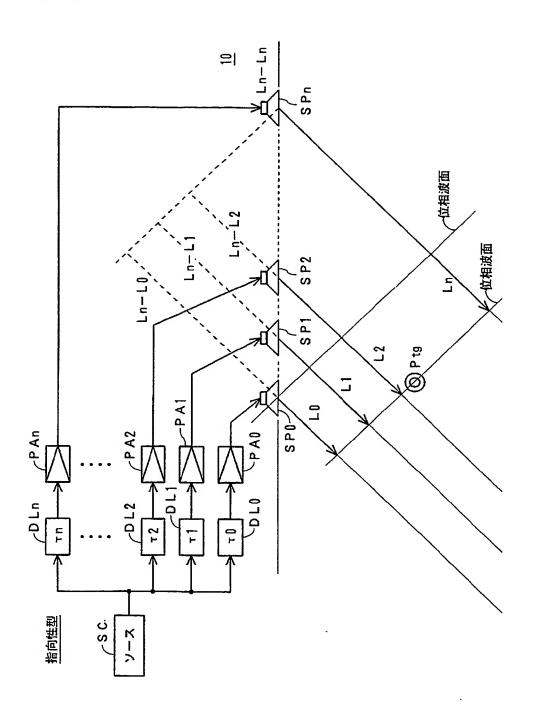
【図8】



【図9】



【図10】



ページ: 1/E

【書類名】

要約書

【要約】

【課題】 スピーカアレイにより音場を形成する場合に、より明瞭な音像定位が得られるようにする。

【解決手段】 デジタルオーディオ信号のソースSCと、スピーカアレイ10を構成するスピーカSP0~SPnとの間の信号ラインに、デジタル遅延回路DL0~DLnおよびデジタルフィルタDF0~DFnの直列回路をそれぞれ設ける。スピーカアレイ10により焦点を形成するための遅延時間を整数部と小数部とに分ける。整数部の遅延時間をデジタル遅延回路DL0~DLnに設定する。デジタルオーディオ信号をオーバーサンプリングする周波数のパルスを、デジタルオーディオ信号のサンプリング周波数にダウンサンプリングして擬似パルス列の波形データを得る。この擬似パルス列の波形データのうち、小数部に近い波形データをデジタルフィルタDF0~DFnのフィルタ係数に設定する。

【選択図】 図6

特願2002-333313

出願人履歷情報

識別番号

[000002185]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都品川区北品川6丁目7番35号

氏 名

ソニー株式会社